(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005 年7 月28 日 (28.07.2005)

PCT

(10) 国際公開番号 WO 2005/069322 A1

(51) 国際特許分類7:

H01G 9/155, 9/26

(21) 国際出願番号:

PCT/JP2005/000681

(22) 国際出願日:

2005年1月20日(20.01.2005)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2004-011522 2004年1月20日(20.01.2004) JP

- (71) 出願人 (米国を除く全ての指定国について): 日本無線株式会社 (JAPAN RADIO CO.,LTD.) [JP/JP]; 〒1818510 東京都三鷹市下連雀五丁目1番1号 Tokyo (JP). 日清紡績株式会社 (NISSHINBO INDUS-TRIES,INC.) [JP/JP]; 〒1038650 東京都中央区日本橋 人形町二丁目31番11号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 東 陽二 (HI-GASHI, Yoji) [JP/JP]; 〒1818510 東京都三鷹市下連雀 五丁目1番1号 日本無線株式会社内 Tokyo (JP). 野

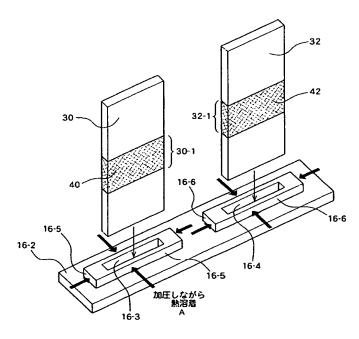
津龍太郎(NOZU, Ryutaro) [JP/JP]; 〒1038650 東京都中央区日本橋人形町二丁目31番11号 日清紡績株式会社内 Tokyo (JP).

- (74) 代理人: 吉田 研二, 外(YOSHIDA, Kenji et al.); 〒 1800004 東京都武蔵野市吉祥寺本町 1 丁目 3 4 番 1 2号 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護 が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE,

/続葉有/

(54) Title: ELECTRIC DOUBLE-LAYER CAPACITOR, STORAGE BATTERY PROVIDED WITH IT AND PRODUCTION METHOD FOR ELECTRIC DOUBLE-LAYER CAPACITOR

(54) 発明の名称: 電気二重層キャパシタ、それを備えた蓄電装置及び電気二重層キャパシタの製造方法



(57) Abstract: The sealing feature of the interior of an enclosure housing an electric double-layer capacitor body is improved. A chemical-resisting and thermoplastic synthetic resin sheet (40) is fusion-deposited over the entire periphery of the joint portion (30-1), with the inner-side surfaces of a positive-side opening (16-3), of a positive-side terminal electrode (30), and a chemical-resisting and thermoplastic synthetic resin sheet (42) is fusion-deposited over the entire periphery of the joint portion (32-1), with the inner-side surfaces of a negative-side opening (16-4), of a negative-side terminal electrode (32). Then, the sheet (40) and the inner-side surfaces of the positive-side opening (16-3) are fusion-deposited over the entire peripheries, and the sheet (42) and the inner-side surfaces of the negative-side opening (16-4) are fusion-deposited over the entire peripheries.

IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, のガイダンスノート」を参照。 MR, NE, SN, TD, TG).

BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, 2文字コード及び他の略語については、定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語

)

添付公開書類:

国際調査報告書

(57) 要約:

電気二重層キャパシタ本体が収納された筐体内部の密閉性を向上させる。

正側端子電極30における正側開口部16-3の内側面との接合部30-1に耐薬品性及び 熱可塑性を有する合成樹脂製のシート40を全周に渡って熱溶着し、負側端子電極32における 負側開口部1 6 - 4 の内側面との接合部32-1に耐薬品性及び熱可塑性を有する合成樹脂製 のシート42を全周に渡って熱溶着する。その後、シート40と正側開口部16-3の内側面と を全周に渡って熱溶着し、シート42と負側開口部16-4の内側面とを全周に渡って熱溶着す る。